

Printed by: 2510 GUNNEL ISAKSSON 031-667162

Subject: SD95PLAN

96-02-07

***** CONTENTS OF MEMO Sysplex-plan ,LINE LENGTH:072
--- Received from VD.BIL 031-667480 94-09-29 11.13
-> VD.INJ INGEGERD JANSSON 2502
-> VD.ROLFL ROLF LÖFGREN 8020

På styrgruppsmötet för stordator (f.d. SD95) igår f.m. drogs sysplex-planen som gjorts av ark.gruppen och godkändes preliminärt... För att bli godkänd officiellt, krävs att den accepteras även av den projektledare som ska utses för Sysplex test och införande!

Här är planen i alla fall, jag tror väl att vi inte kan få något bättre just nu att stötta oss på inför framtida förändringar!

Har påpekat att miljö-mergar och -flyttar måste timas med kapacitets-utnyttjande-situationen, och att det kan innebära ex.vis att vi vill köra kvar BM01 i Blå maskin hela 1995 för bästa ekonomi (KG höll med å det bestämdaste...).

Vi kallar planen "offensivt realistisk", återstår att se om andra tycker det också.

h/Björn

----- Sysplexplan -----
1994

Flytt av "VD-last" till VT01 för bättre test-värde.
- Tidsram: 94Q4 - 95Q3.

* Projektledare saknas, utses!

Förbered upphandling av MIPS, Minne, kanaler, CF, Timer för att klara tillväxt, ny LPAR "VT03" och Sysplex-test. (Att köra VT i 711-teknologi är vitalt, att också kunna köra i PTS och HDS ökar tillförlitligheten.)
- Tidsram: 94Q4

Starta upp projekt för merge av V101 till V201/V401 (och ev. BM01 till V201).
- Tidsram 94Q4

* Projektledare saknas, utses!

Starta upp arbetsgrupp (projekt?) och förändra namnstandard ur Sysplex-synpunkt i VT0X. Förändra relationerna (data-sharing) mellan VT01 och VT02 till mera Sysplex-lik.
- Tidsram 94Q4 - 95Q1. 2520 "MVS" och 2510 utgör arbetsgrupp.

Utse projektledare för Sysplex test och driftsättning i VT02 resp. VT01.

Klargör hur påloggningen till TSO (ISPF, WILMA) ska ske till olika kloner i Sysplex.
- Tidsram 94Q4 om det är enkelt, annars kan vi behöva fullfölja det under Sysplextester i VT01 1995.

1995

Genomför mergeprojekten V101 o BM01.
- Tidsram: 1995

Ev. genomför split av VK01, CAE till P101 (förutsätter att VD kör P101).
- Tidsram ?

Bygg ny LPAR som först skall vara klon till VT02 och senare

Printed by: 2510 GUNNEL ISAKSSON 031-667162

Subject: SD95PLAN

96-02-07

till VT01 i Sysplex-testandet.
- Tidsram: 95Q1

Installera MVS 5.1 i VT02 och därefter i VT01 genom PU095P1.
- Tidsram: 9501 (-9503) som beror på planeringen av PUOn.

Test av Sysplex i klonad VT02.
- Tidsram: start senast 950401, klart 950501 - 950901
- Beroenden: Lösningen av kap.ök och/eller inst. av PTS/CF, ev. Timer.

Test av Sysplex i klonad VT01, som sedan övergår i normal drift.
- Tidsram: start 950501 - 950901, resultatet av VT02-testerna och ev. PUO-datum påverkar tiden.

Test av IMS 5.1 och CICS 4.1 i Sysplex i VT01, som sedan övergår i normal drift.
- Tidsram: start 951001, beroende på PU095P3.

1996

Start av Sysplex-drift i V201 och V401 (som då skall vara på rätt nivå - PU09503), när Sysplex i VT01 är "moget".
- Tidsram: 1996
- Beroenden: CFs, Escon Dirs, timers.

! VD:s MVS-konfig mitten 1996:
! V501, V601, VD02, VK01 och P101 körs i var sin LPAR
! VT0X, V201 och V401 körs i egna Sysplex

Merga in nät-CPUerna V501 och V601 i V201 och V401 när dessa går stabilt ev. via egna "kloner".
- Tidsram: 1996

1997

Merga in VD02 och VK01 (utan CAE) i V201 och V401 när underhållssituationen tillåter.
- Tidsram: 1997

! VD:s MVS-konfig mitten 1997:
! P101 körs i egen LPAR så länge CAD/CAT körs i MVS.
! VT0X, V201 och V401 körs i egna Sysplex

Slå ihop V201 och V401 till ett enda stort Sysplex om vi då anser det rätt, samt klarar kraven på kontinuitet, kvalitet, underhåll, svarstider o.s.v.
- Tidsram: 1997

----- slut på planen -----
***** END OF MEMO Sysplex-plan *****